



三洋半導体
ニュース

No.581A
4219

LA3380

モノリシック PLL FM マルチチャンネル 復調器

PLL FM マルチチャンネル 復調器

新製品

開発ニュース No.581 とさしかえてください。

概要 LA3380 は高級 FM ステレオチューナ用として開発された 低ひずみ率、高 S/N のモノリシック PLL フレックス ステレオ復調器用 IC である。外形は 20 ピン デュアルインライン ライン パッケージに組まれた下記の機能、特長を持っている。

機能

- バイロット信号キャセル機能内蔵(レベル追従型)。
- 左右独立のセパレーション調整可能。
- 最大出力電圧 2 Vrms のポストアンプ内蔵。

特長 低ひずみ率、高 S/N のプリアンプ、ポストアンプを使用した NP 型 チップタイプの復調回路を採用したことにより下記の特長が実現した。

1. 低ひずみ率である : THD=0.01% typ (mono 1kHz 200 mV 入力)。
2. 高 S/N である : S/N=88dB typ (mono 200 mV 入力)。
3. 電圧利得が高い。
約 16dB(標準回路定数)の利得が得られ、最大 2 Vrms を無ひずみで出力できる。また外付け定数の変更によりセットに合わせて利得設定ができる。
4. ループフィルタの改良により帯域周波数のヒートひずみの改善。
10 kHz ヒートひずみ=0.05% typ main.
5. 出力レベルのバラツキが小さい。
出力レベルはほぼ外付け定数で決まるのでバラツキは小さい。

最大定格 / $T_a = 25^\circ\text{C}$

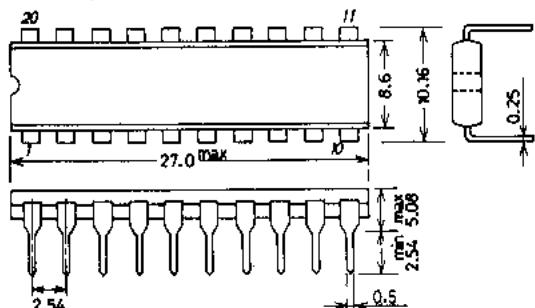
最大電源電圧	V _{CC} max	16	unit
ランプ駆動電流	I _L	40	mA
許容消費電力	P _d max	650	mW
動作周囲温度	T _{opg}	-20~+75	°C
保存周囲温度	T _{stg}	-40~+125	°C

推奨動作条件 / $T_a = 25^\circ\text{C}$

推奨電源電圧	V _{CC}	12~14	unit
入力信号電圧	V _I	200	mV

次ページへ続く。

外形図 3008
(unit : mm)



* これらの仕様は、改良などのため予告なく変更することがあります。

〒370-05 群馬県太田市坂田180

東京三洋電機(株)半導体事業部

TEL 0276-63-2111 (大代表)

LA3380

前ページから続く。

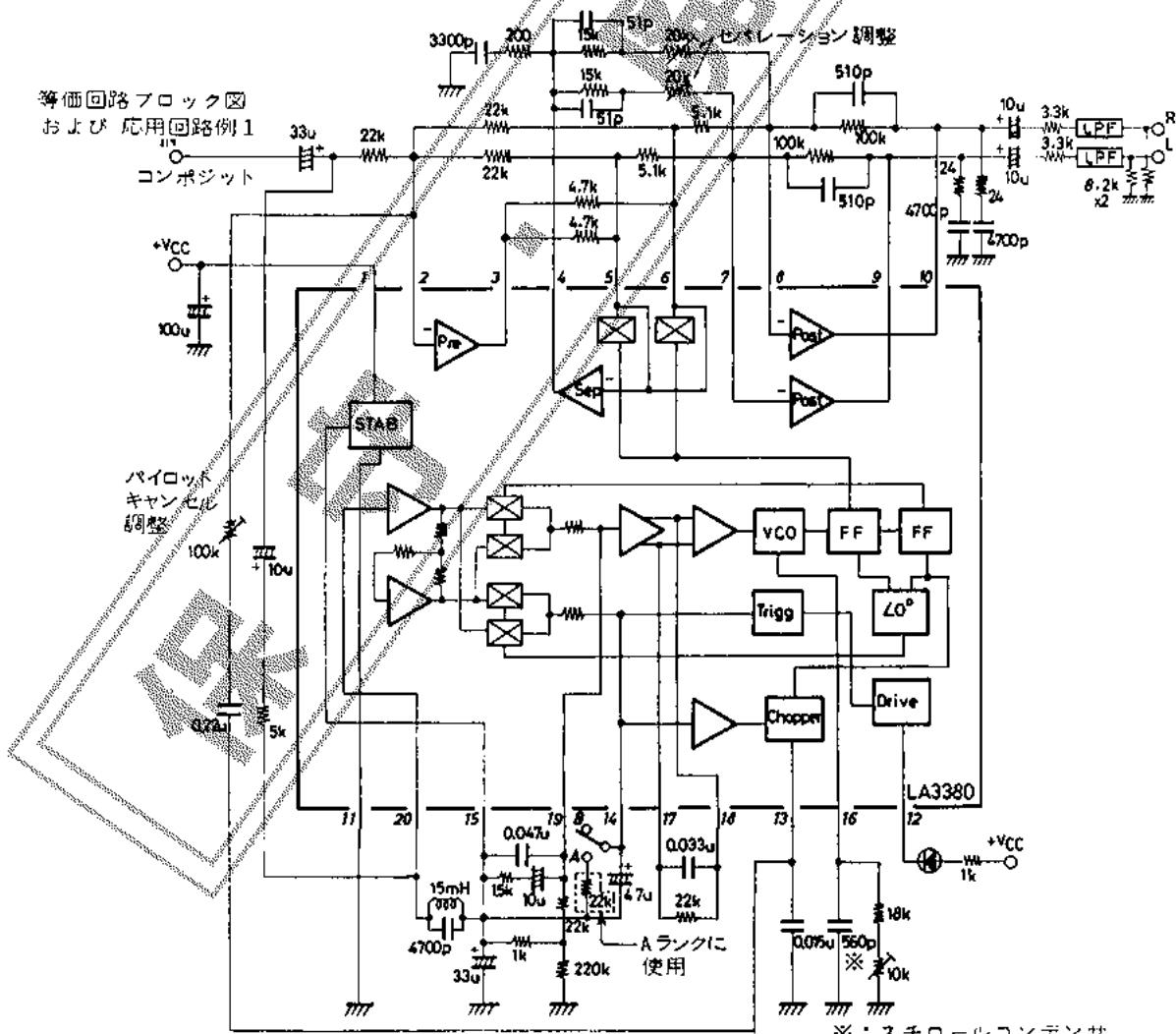
動作特性 / $T_a = 25^\circ\text{C}$, $V_{CC} = 13\text{V}$, 入力 = 200mV , $f = 1\text{kHz}$, $L+R = 90\%$, pilot = 10%, 指定測定回路 (応用回路例に準ずる)。

			min	typ	max	unit
無信号電流	I_{CC}		30		mA	
チャネルセパレーション	Sop	10kHz 1kHz 100Hz	45	45	55	dB
ステレオひずみ率	ST THD	(メイン $L+R = 90\%$ pilot = 10%)	10kHz 1kHz 100Hz	0.05 0.02 0.05	0.08	%
モノラルひずみ率	mono THD $f = 1\text{kHz}$		20	45	60	%
ランプ点灯レベル	$V_L \times$		4	4	4	dB
ヒステリシス	hy					
キャブチャレンジ	-					
19kHz キャリアリーク	-	キャンセル回路付 ディエンファシス	50	50	50	dB
S/N 比	S/N		60	68	88	dB
出力信号レベル	V_O	サブ $L+R = 90\%$ pilot = 10%	800	1000	1400	mV
大入力ひずみ率	-	モノラル入力 400mV	0.2	0.5	0.5	%

※: ランプ点灯レベルは 次のように分類している。

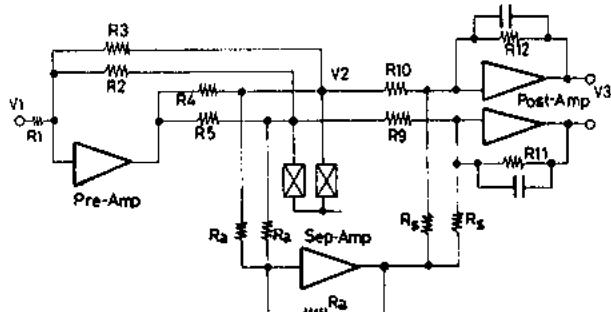
A ランク : 14-15 ピン $22\text{k}\Omega$ つき, B ランク : 14-15 ピン 抵抗なし。

等価回路ブロック図
および応用回路例 1



複調回路の利得について

復調回路はブロック図に示すとおり チョッパタイプの NF デコーダを採用したことにより 低ひずみ率、高 S/N を実現している。また 演算増幅器タイプのポストアンプを内蔵しているので 外付け回路定数によって利得を設定でき セットにあわせた設計が可能である。外付け回路による利得は下記のように設定できる。



R1～R12：外付け抵抗
R_B：セパレーション調整
R_a：10kΩ内蔵

- 1) ステレオ (sub) の利得計算は 下記のように外付け抵抗で設定される。

$$V_2 = \frac{R_3}{R_1} \cdot V_1 \quad (\text{or } \frac{R_2}{R_1} V_1, V_1, V_2 \text{ はピーク電圧とする})$$

V_2 のサブ信号を復調すれば サブ信号レベルは $\frac{1}{\pi} V_2 = \frac{1}{\pi} \frac{R_3}{R_1} \cdot V_1$

したがって ポストアンプのサブ復調出力は

$$V_{sub} = \frac{1}{\pi} \frac{R_3}{R_1} \cdot \frac{R_{12}}{R_{10}} \cdot V_1$$

また 応用回路では

$$R_1 = R_3 = 22k\Omega, R_{10} = 5k\Omega, R_{12} = 100k\Omega$$

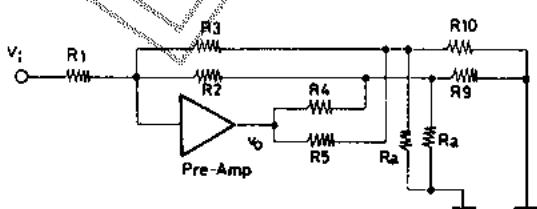
したがって サブ出力レベルは $V_{sub} = 6.366V_1$ で、電圧利得は $6.366 = 16dB$ となる。

- 2) セパレーションが最大になるセパレーション抵抗値は

$$R_B = R_{10} \cdot \frac{1}{\frac{1}{2} - \frac{1}{\pi}} \text{ で求められる。}$$

また $R_{10} = 5k\Omega$ とすれば $R_B = 27.5k\Omega$ となる。

- 3) プリアンプは mono モード時 (C)、ステレオ時と比べて倍の電圧がかかるので、プリアンプの安定動作条件とダイナミックレンジを求めるとき下記のようになる。mono モードでの デコーダの等価回路は下図のようになる。



プリアンプの安定動作条件として モノラルで $V_0/V_1 > 1$ となるように 利得設定を行なう必要がある。

前回で R_a は セパレーションアンプの入力抵抗で $10k\Omega$ が内蔵してある。この時 $V_0/V_1 > 1$

$$\frac{V_0}{V_1} = \frac{R_2/R_3}{R_1} \left(1 + \frac{R_4/R_5(R_2/R_3 + R_{10}/R_9)}{R_2/R_3 (R_{10}/R_9 + R_a/R_a)} \right)$$

安定条件として $V_G > 1$ となるような R_4, R_5 は

$$R_1 = 22k\Omega = R_2 = R_3, R_{10} = 5k\Omega, R_a = 10k\Omega \text{ とすれば}$$

$$V_G = \frac{11}{22} \left(1 + \frac{2.89}{11 \times 1.67} \right) > 1$$

よって $R_4 = 2.89 k\Omega$ であれば良い。

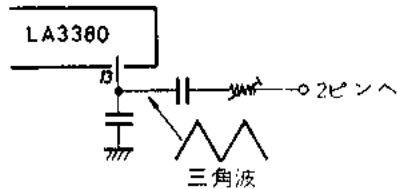
また 上式より $V_0 = \frac{1}{2} (1 + 0.345 \cdot R_4) V_1$ となり R_4 をむやみに大きくすると V_0 が大きくなりすぎて クリップしてしまうため R_4 は下記の最大値以下にしなければならない。 V_0 のダイナミックレンジは $6V_{pp}$ であるので

$$\frac{1}{2} (1 + 0.345 \cdot R_4) V_1 < 6V_{pp}$$

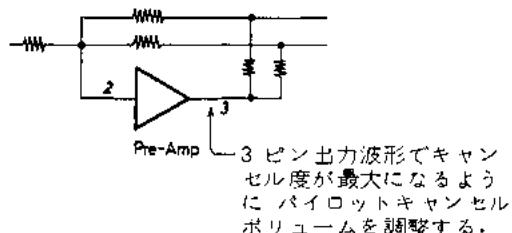
となるように R_4 を設定しなければならない。

バイロットキャンセル回路について

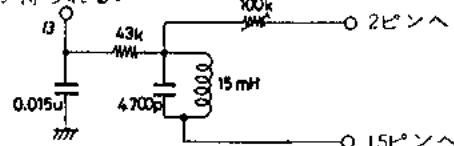
バイロットキャンセル回路は レベル追従型を採用しているので、一度あわせれば 放送局間でバイロットの変調度が異っていても 十分なキャンセルを行なうことができる。



キャンセル信号は バイロットレベルに比例した方形波を C, R で積分することにより 近似的な三角波としている。したがって 高調波の位相ズレなどにより 少少のアンバランスがみられるが 調整をつぎのように行なうことにより アンバランスをなくすことができる。

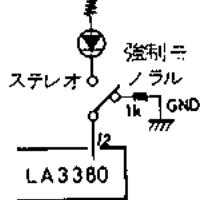


また キャンセル度を大きくするために Q の低い $19kHz$ の同調コイルを使用すれば $70\sim80dB$ 程度のキャンセル度が得られる。



・強制モノラルの方法

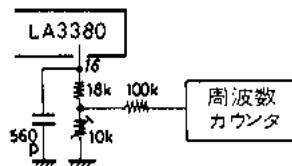
強制モノラルはステレオインジケータを切る方法で行なうことができる。強制モノラルの回路を下図に示す。



- ・強制モノラル時は12ピンを必ず $1\text{k}\Omega$ を通してGNDに接続する。
- ・ステレオインジケータ電流は $10\text{mA} \leq I_{st} \leq 40\text{mA}$ に設定する。

・フリーランニング周波数調整

周波数カウンタ接続は下図のようにタイミング固定抵抗と半固定抵抗の間から $100\text{k}\Omega$ を通して高インピーダンス入力のカウンタに接続する。



・ローパスフィルタ

2 poleタイプのものとしてスミダ M-20がある。この特性を右下図に示す。

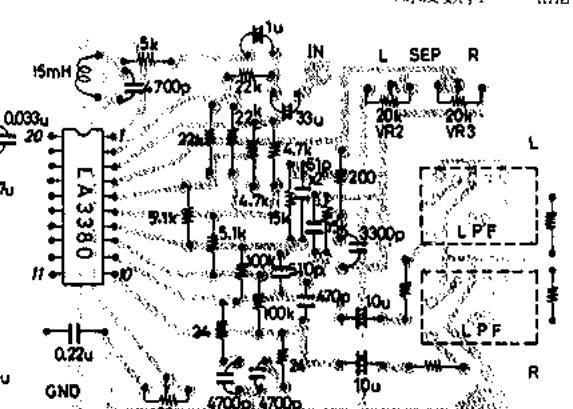
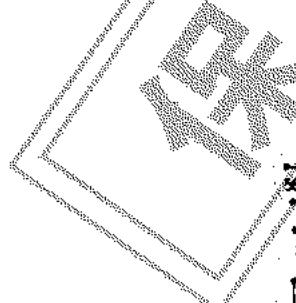
この時のキャリアリークは

19kHz	ローパスフィルタ パイロットキャンセル ディエンファシス 1kHzに対する19kHzレベル	-17 dB -20 dB -16 dB -20 dB
38kHz	ローパスフィルタ min キャリアリーク	-55 dB -35 dB

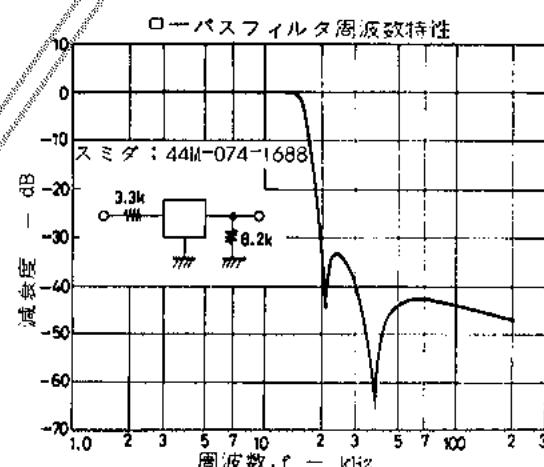
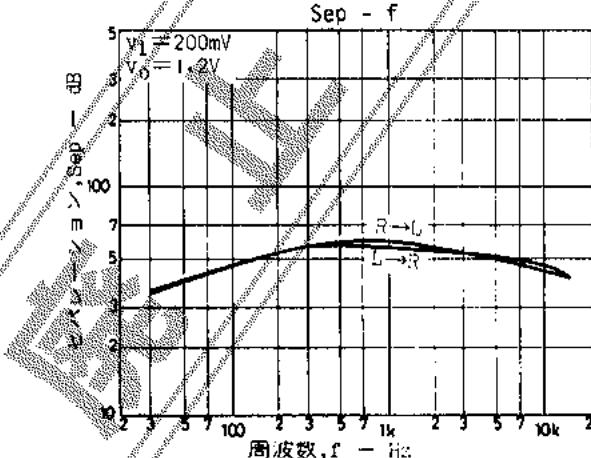
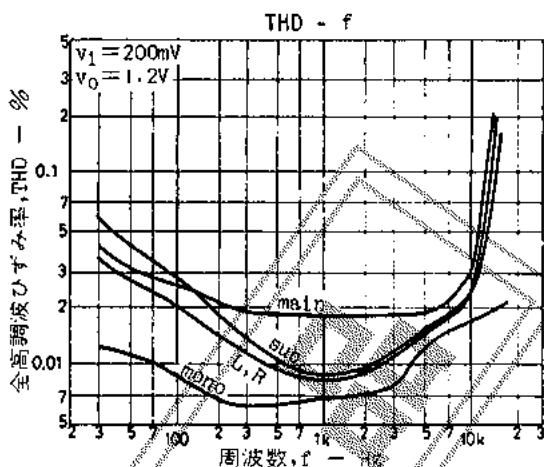
計 -90 dB

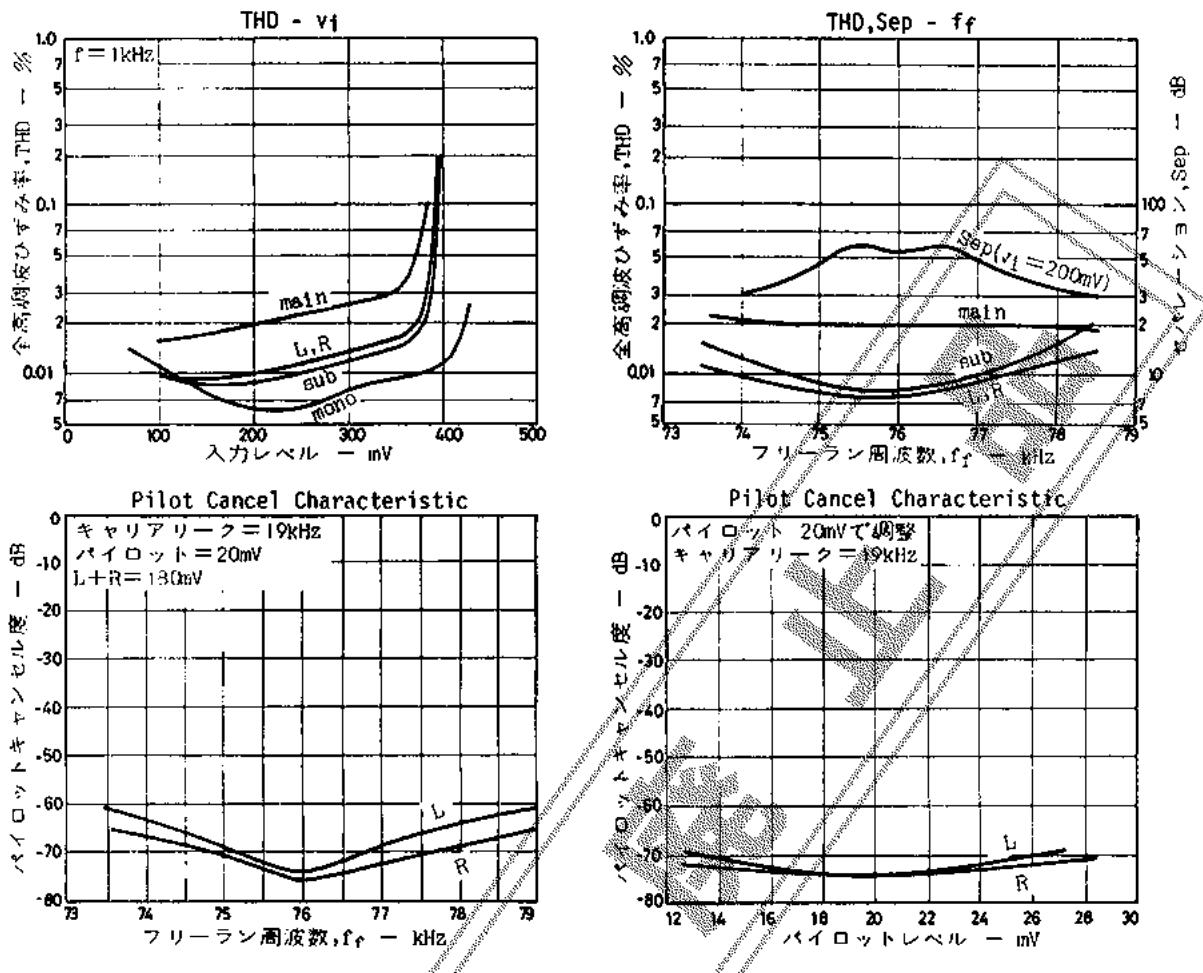
・コイル仕様

ローパスフィルタ
スミダ : 44M-074-1688
光輪技研 EL-210J
ループフィルタ
スミダ : 44M-1005-032
光輪技研 3-2756-0
" 3-2756-02



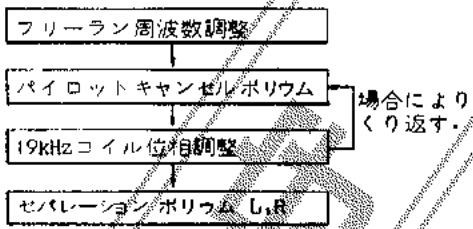
プリントパターン例 (銅箔面)





LA3380 の調整方法

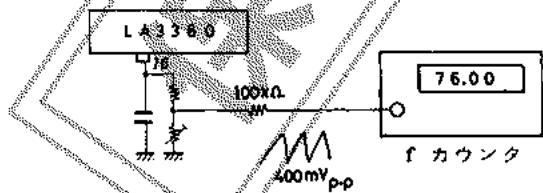
1. 調整順序は次のようにする。



2. 調整法

(a) フリーラン周波数調整

周波数設定回路は下図のようとする。



調整は 76.00kHz ± 50Hz 以内とする。

(b) 19kHz コイル調整およびパイロットキャンセルボリュームの調整

- まずパイロットのみ変調して入力を入れる。
- ステレオインジケーターが点灯する。

ビン3の出力波形をオシロスコープで観測する。レンジは、V: 200mV/div., AC, H: 20μsec/div. とする。

もし 波形が



または



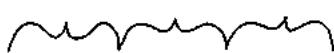
の場合は、パイロットキャンセルボリュームを回して、だいたい次のように調整する。



または

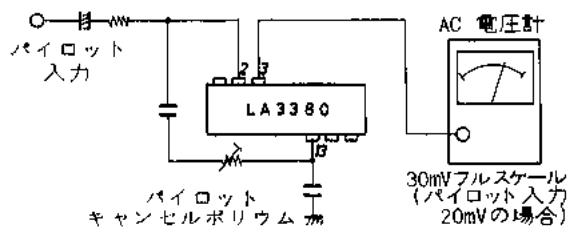


・ 波形が上図のようなものであれば、19kHz のコイルを調整して下図のようにすると入力パイロットと発振19kHz の位相が合う。



(c) パイロットキャンセルの微調整

以上でおおよそのキャンセルが行なわれるがさらにキャンセル度を上げるために次のような調整を勧める。



パイロットキャンセルポリウムを調整して AC 電圧計の指示が minimum になるようにする。LPF の 19kHz の落ちが -17dB のとき出力の 19kHz リークは約 -73dB となる。

(d) セパレーションポリウムの調整

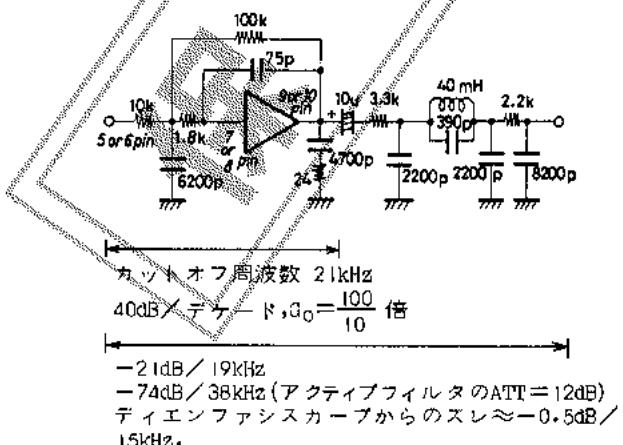
以上の手順によって 19kHz の位相が合ったので最後にセパレーションの調整を行なう。LA3380 では L, R 独立に調整が出来るので各チャネルで最大のようにポリウム調整を行なう。

変調周波数は、

$f = 1\text{kHz}$ でセパレーション最大に合わせておけば ($\pm 600\text{Hz}$)
 $f = 100\text{Hz}$ でおよそ $44 \sim 55\text{ dB}$
 $f = 10\text{kHz}$ でおよそ 45 dB のセパレーションが得られる。

・ポストアンプをアクティブフィルタとして使用する場合。

7-9 ピン, 8-10 ピン間にオペアンプタイプのポストアンプを内蔵しているのでこれを使ってアクティブフィルタを形成することができる。このようにすれば後段のローパスフィルタはコイル 1 個による 1 pole タイプの簡易形のものを用いて十分なローパスフィルタ効果ができるのでコストダウンが非常に大きい。以下にこの応用回路とその特性データを示す。



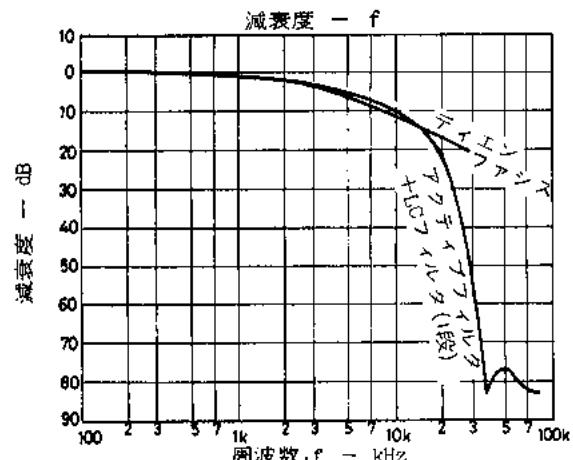
したがって 19kHz リークは

フィルタ, ディエンファシス	-21dB
パイロットキャンセル分	-20dB
1kHzに対する19kHzレベル	-20dB
計	-61dB

38kHz リークは

アクティブフィルタ出力	-30dB
Lc フィルタ, ディエンファシス	-56dB
計	-86dB

左図回路の特性を下図に示す。またこのアクティブフィルタを使用した応用回路例を次ページに示す。



応用回路例2：ポストアンプをアクティブフィルタとした場合

